

Driven och nytänkande FPGA-verifierare

Kunder och konsulter upplever gränsen mellan bemanningsbolag och traditionella konsultbolag som hårfin. Det vet vi att både utvecklingsavdelningar och konsulter vill ändra på. Xelmo bygger system på chip med FPGA-logik och mjukvara. Vi är ett gränslöst teknikutvecklingsbolag där värde inte nödvändigtvis räknas i timmar utan snarare i resultat. Vi kan till och med dela risk som en strategisk utvecklingspartner till våra kunder.

VI SÖKER

Vi vill komma i kontakt med dig som har dokumenterad erfarenhet av FPGA- och/eller ASIC-verifiering i System Verilog och UVM samt är redo att hoppa rakt in i ett projekt. Din roll i det tilltänkta projektet blir att bygga upp och ansvara för verktygsflöde för simulering och verifiering, utveckla testbänkar och scoreboards, utvärdera script, infrastruktur och befintliga verktyg, skapa testfall och verifieringskomponenter för internt utvecklade block, mm.

Xelmo utgörs av och arbetar som ett tight sammansvetsat team. Du som passar in tycker om och triggas av att jobba i grupp, att ha varierade arbetsuppgifter och att befinna sig i en entreprenöriell och dynamisk miljö.

VI ERBJUDER

Xelmo eftersträvar en engagerande miljö med hög grad av kompetens, samverkan och gemenskap. Nytänkande, metodik och verktyg har vi samlat under begreppet Xelmo Xceed™.

Var med på resan att bygga upp morgondagens teknikbolag! Det innebär stora möjligheter att påverka och att utvecklas professionellt och att få jobba med inbyggda system och FPGA i de roligaste projekten och i internationell miljö.

Placering i Stockholm.

Kontaktperson är David Bauman.

ANSÖKAN

- Sista ansökningsdag: 2019-10-30
- Ange referensnummer: xelmouvm
- Vi tar emot ansökan via e-post: careers@xelmo.com